

PÂRVULESCU MIHAI LUCIAN

Data nașterii: 14.10.1984

Stare civila: căsătorit

**Adresa: Str. Vicina, nr. 4, bl. 29, sc. 1, et. 1, ap. 12,
Sector 5, București**

Telefon: 0040.21.425.77.45

Mobil: 0040.740.167.017

Email: lucian.parvulescu@upb.ro

Studii:

- Colegiul Național M. Eminescu – București, Clasa de matematică-informatică, absolvit cu media 9,60 pentru cei patru ani de studiu și respectiv cu 8,87 la Examenul de Bacalaureat în anul 2003;
- Universitatea Politehnică București – absolvent al Facultății de Inginerie Electrică promoția 2008 cu media celor cinci ani de studii 8,61 și cu nota 10 la examenul de licență cu lucrarea intitulată: “Studiul și analiza convertorului 3L-ASNPC”;
- Doctor inginer cu lucrarea intitulată “Contribuții la dezvoltarea unor noi concepte și structuri de convertoare statice cu parametri energetici ridicați” începând cu data de 19 decembrie 2012 la Universitatea Politehnică din București, România. Am terminat teza cu calificativul “Foarte bine” și cu nota 10 la toate examenele din cadrul anului de studii avansate.

Locuri de muncă:

- 04.02.2009-31.12.2009: Inginer proiectare și testare echipamente electrice la Institutul Cercetare și Proiectare Electrotehnică, ICPE-SAERP.
- 01.10.2009-30.09.2012: Doctorand cu bursă POSDRU la Facultatea de Inginerie Electrică, UPB.
- 01.10.2009-01.06.2010, 01.10.2012-30.03.2013: Cadru Didactic Asociat la Facultatea de Inginerie Electrică, UPB.
- 01.04.2013-30.09.2016: Asistent Universitar la Facultatea de Inginerie Electrică, UPB.
- 01.10.2016-prezent: Șef de Lucrări Universitar la Facultatea de Inginerie Electrică, UPB.

Activitate didactică:

Pe perioada ocupării funcției de Asistent Universitar la Facultatea de Inginerie Electrică am desfășurat ore de activitate didactică constând în:

- Laboratoare: Convertoare statice, Electronică de putere, Structuri de convertoare statice pentru instrumentație, Convertoare statice II, Structuri optime de conversie statică, Tehnici de comunicare profesională, Arhitectura Sistemelor de Calcul, Sisteme de operare și limbaje în timp real.
- Proiecte: Proiect integrat, Proiect convertoare statice speciale în limba franceză, Proiect Modelarea și comanda convertoarelor statice, Proiect Inginerie Matematică.
- Am participat la colocvii de laborator și la examene finale. Am acordat note la proiecte de semestru.

Sunt autorul a două îndrumare de laborator:

- Sisteme de operare și limbaje în timp real, Lucian Pârvulescu, Editura Matrix Rom, ISBN 978-606-25-0157-0, 2015.
- Arhitectura sistemelor de calcul, Lucian Pârvulescu, Editura Matrix Rom, ISBN 978-606-25-0159-4, 2015.

Activitate de cercetare:

Activitățile de cercetare s-au concretizat prin publicarea următoarelor articole științifice:

- 3 articole în reviste indexate ISI.
- 4 articole în volumul unor conferințe indexate ISI.
- 2 articole în reviste naționale indexate CNCSIS.
- 1 articol în volumul unei conferințe neindexate
- 1 articol acceptat spre publicare în o revistă indexată ISI.

Dintre rezultatele de cercetare obținute le evidențiez pe următoarele:

- Analiza stadiului actual al convertoarelor multinivel și realizarea unei comparații între diferitele clase de convertoare.
- Implementarea de comenzi cu funcționare continuă și discontinuă pe invertoare cu mai multe niveluri de tensiune.
- Dezvoltarea de modele de comandă în mediul dedicat pentru controlul cartelelor FPGA, Quartus pentru structuri de invertoare cu trei niveluri de tensiune.
- Dezvoltarea unei structuri de redresor multinivel care prezintă avantajele reducerii gabaritului filtrului inductiv și a echilibrării superioare a pierderilor în întrerupătoarele structurii comparativ cu celelalte structuri analizate.
- Realizarea a două programe de calcul a pierderilor totale în dispozitivele semiconductoare. Acestea au fost realizate în mediul de programare Visual C++ și au fost legate prin librării dinamice cu programul de simulare utilizat.
- Implementarea de metode de comandă capabile să genereze un factor de putere unitar și respectiv o tensiune reglabilă de ieșire pentru diferite redresoarele multinivel.

Recunoașterea activității de cercetare este evidențiată prin:

- 17 referințe bibliografice
- Indice Hirsch Google Academic: 3
- Recenzor pentru conferințele EPE 2012, EPE 2014, EPE 2016.

Am participat la un proiect de cercetare:

D. Florica, D. Kish, L. Spataru, **L. Parvulescu**, “Cercetări privind elaborarea de noi convertoare statice de putere cu trei niveluri de tensiune în vederea eficientizării conversiei și asigurării calității energiei electrice”, Grant Idei ID_1037 nr.75/01.07.2007.

Mi-am însușit competențe de utilizare a unor instrumente software avansate cum ar fi: Mplab, Quartus, Matlab, Matcad, Visual C++, Proteus, Maple, PSIM.

Aptitudini:

- Abilitate de a lucra în cadrul unei echipe formate din persoane experimentate;
- Capacitate de lucru în condiții de stres;
- Capabilitate de a elabora documente în condiții de calitate și la termen;
- Facilitate în abordarea unor noi tipuri de activități.

Alte calificări profesionale:

- Certificat operare PC – 2002 – eliberat de Ministerul Educației și Cercetării, nivel avansat;
- Absolvire modul pedagogic în vederea ocupării unui post didactic în mediul universitar;
- Absolvire cursuri Antreprenoriat Specific aprobate de Ministerul Muncii;
- Premiul I la sesiunea de comunicări științifice studențești în anul 2008;
- Membru la trei societăți IEEE în perioada 2009-2012.

Hobby:

- Jocuri logice
- Sporturi în echipa

Limbi străine – nivel avansat:

engleza, franceza.

L I S T A**lucrărilor științifice în domeniul disciplinelor din postul didactic****A. Teza de doctorat**

1. **L. Pârvolescu**, "Contribuții la dezvoltarea unor noi concepte și structuri de convertoare statice cu parametri energetici ridicați"; Conducător de doctorat: Prof. Dr. Ing. Mircea Covrig, 2012.

B. Cărți și capitole în cărți publicate în ultimii 10 ani**C. Lucrări indexate ISI/BDI publicate în ultimii 10 ani**

1. **L.Parvolescu**, D.Floricau, M.Covrig, *Comparison of Five-level converters: Features and Control*, Advanced topics in electrical engineering - ATEE, pp. 485-488, 2011
2. **L.Parvolescu**, D.Floricau, M.Covrig, *Comparison of Five Level Active Neutral Point Clamped Derived Converters*, International Review of Electrical Engineering, IREE, vol.6, N.5, pp. 2100-2105, 2011
3. **L.Parvolescu**, D.Floricau, M.Covrig, *Comparison between Three Level Rectifiers*, U.P.B. Sci. Bull, Series C, vol.73, Iss.2, pp. 295-304, 2011
4. D.Floricau, E.Floricau, **L.Parvolescu**, G.Gateau, *Loss Balancing for Active-NPC and Active-Stacked-NPC Multilevel Converters*, OPTIM - 12th International Conference on Optimization of Electrical and Electronic Equipment, Brasov, Romania, ISSN 1842-0133, ISBN 978-1-4244-7019-8, pp.625-630, May 2010
5. **L.Parvolescu**, D.Floricau, M. Covrig, I.Parvolescu, *Three-level ASNPC Converter Implemented with an Analogue Command*, OPTIM - 12th International Conference on Optimization of Electrical and Electronic Equipment, Brasov, Romania, ISSN 1842-0133, ISBN 978-1-4244-7019-8, pp.646-651, May 2010
6. **L.Parvolescu**, D.Floricau, M.Covrig, *A New Control Method for the Three-Level Active Neutral Point Clamped Converter for Low Speed Applications*, Journal Przegląd Elektrotechniczny (Electrical Review), Poland, R. 87, NO. 5, pp. 253-256, 2011.
7. **L. Parvolescu**, D. Floricau, M. Covrig, *Comparison between Five-level Flying Capacitor Structures*, Rev. Roum. Sci. Tehn. – Electrotechn. et Energ., no.57, Iss.1, pp.40-51, 2012.
8. **L. Parvolescu**, D. Floricau, M. Covrig, *Discontinuous Methods Implemented on the Five-level ANPC-CI Converter*, 13th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2012, pp. 839-844, 2012.

9. **L. Parvulescu**, D. Floricau, M. Covrig, *Software Implementation of Five Level Inverter*, U.P.B. Sci. Bull., Series C, Vol. 74, Iss. 4, pp. 245-254, 2012.

10. **L. Parvulescu**, D. Floricau, *Analysis of Five-level Unidirectional Rectifiers*, Rev. Roum. Sci. Tehn. – Electrotechn. et Energ, vol.61, Iss.3, pp.304-309, 2016.

Semnătura:

